

Ahmad Al Khas

ÖĞRETİM GÖREVLİSİ, EKTRONİK VE BILGISAYAR MÜHENDİSLİĞİ , İSÜ İSTANBUL

Güney Kampüsü
İSÜ İstanbul
Kazlıçeşme, İstanbul, Turkey
ahmad.khas@istinye.edu.tr | A.AlKhas95@gmail.com
Webpage : www.linkedin.com/in/ahmad-al-khas
Github :
+90-536-981-4380

EĞİTİM

İstanbul Şehir Üniversitesi, İstanbul, Türkiye
Yüksek Lisans, Elektronik ve Bilgisayar Mühendisliği,
GPA: 3.79/4.0

Ekim' 17 - Ocak' 20

İstanbul Şehir Üniversitesi, İstanbul, Türkiye
Lisans, Elektrik ve Elektronik Mühendisliği,
GPA: 3.4/4.0

Eylül' 13 - Eylül' 17

ARAŞTIRMA: ALANLARI:

Donanım Sistemleri, Kriptografi, Gömülü Sistemler, Güvenlik Sistemleri,
Yapay Zeka ve Dijital Sinyal İşleme

YAYINLARI

A. A. Khas and I. Cicek, "A Novel BRAM based PUF For FPGA Based Embedded Systems," IX International Scientific and Technical conference Radioengineering Fields, Signals, Devices and System, pp. 65-68, 2020.

A. A. Khas and I. Cicek, "FPGA Implementation of a Data Acquisition System For Random Number Generators," IX International Scientific and Technical conference Radioengineering Fields, Signals, Devices and System, pp. 69-71, 2020.

A. A. Khas and I. Cicek, "SHA-512 based Wireless Authentication Scheme for Smart Battery Management Systems," International Journal of Smart Grid, vol.4, no.1, pp.11-16, March. 2020.

A. A. Khas and I. Cicek, "An Energy Efficient Run-Time Security Monitor for True Random Number Generators," 11th International Conference on Electrical and Electronics Engineering, Bursa, November 28-30, 2019, Turkey.

A. A. Khas and I. Cicek, "SHA-512 based Wireless Authentication Scheme for Smart Battery Management Systems," 8th International Conference on Renewable Energy Research and Applications, November 3-6, 2019, Romania.

A. M. Naes, A. Aljalmoud, **A. A. Khas**, K. Tawakol, F. Macit, T. Imec, "E-Shaped Microstrip Patch Antenna Design For WLAN Applications," Computational Methods and Telecommunication in Electrical Engineering and Finance, Sarajevo, May 6-9, 2018, pp. 42-43, Bosnia and Herzegovina.

A. M. Naes, A. Aljalmoud, **A. A. Khas**, K. Tawakol, "Inset fed multi slots T-shaped patch antenna," Computational Methods and Telecommunication in Electrical Engineering and Finance, Sarajevo, May 6-9, 2018, pp. 36-37, Bosnia and Herzegovina.

A. M. Naes, A. Aljalmoud, **A. A. Khas**, K. Tawakol, E. Kokach and T. Imeci, "Inset fed patch antenna with five slots," 2017 25th Signal Processing and Communications Applications Conference (SIU), Antalya, 2017, pp. 1-4, Turkey. doi: 10.1109/SIU.2017.7960141

ÖDÜLLER BAŞARILAR

-Elektrik ve Elektronik Mühendisliği Programından 7 dönemde mezun oldum
- **İstanbul Şehir Üniversitesi**'de öğretim asistanı / araştırma görevlisi ile yüksek lisans çalışmalarında **tam burs** ile ödüllendirildim

İş

DENEYİMİ

Öğretim Görevlisi

İş Yeri: İstinye Üniversitesi

Tem '20 -

- Meslek Yüksekokulu Bilgisayar Programcılığı programında öğretim görevlisi olmak
- Hem MATLAB hem de Python programlama dillerinde Kriptografinin Temelleri dersini Öğretmek
- Temel Programlama (Python) Öğretmek
- Bitirme projelerinde öğrencilere danışmanlık yapmak

Ekip Üyesi

İş Yeri: Yıldız Teknik University Teknopark

Mart '19 - Mart '20

- Endüstriyel bir projede ekip üyesi
- Verilog dilini kullanarak projenin donanım sistemi tasarımından sorumlu oldum
- Projenin amacı endüstriyel bir mürekkep yazıcısı oluşturmaktı

Öğretim Asistanı

İş Yeri: İstanbul Şehir Üniversitesi |

Danışman : Dr. Öğr. Üyesi. Ihsan Çiçek

Ekim '17 - Ocak '20

- Öğretim görevlisi olarak haftada 20 saat çalıştım
- Laboratuvarlar, not verme ödevleri ve bazen sınav kağıtları verilmesi
- 10 saat / ay boyunca gözetmenlik

Öğretim Asistanı

İş Yeri: İstanbul Şehir University |

Danışman : Dr. Öğr. Üyesi. Mehmet Kemal Özdemir

Şubat '16 - Mayıs '17

- Öğretim asistanı olarak haftada 15 saat çalıştı
- Laboratuvarlar, not verme ödevleri ve bazen sınav kağıtları verilmesi

ARAŞTIRMA PROJELERİ

PUF FPGA Üzerinde Uygulaması

Danışman : Dr. Öğr. Üyesi. Ihsan Çiçek

Ocak '20 -

- Yeni bir Fiziksel Olarak Klonlanamayan Fonksiyonlar tasarlamak
- Tasarım literatürde sunulmamıştır

TRNG Yeni Donanım Tasarımı

Danışman : Dr. Öğr. Üyesi. Ihsan Çiçek

Ocak '20 -

- TRNG tasarlamak için bir FPGA'nın BRAM'larını kullanma

Sentezlenebilir Yumuşak İşlemci Çekirdeği için Yongalar Arası Kimlik Doğrulama Modülünün Tasarımı

Danışman : Dr. Öğr. Üyesi. Ihsan Çiçek

Eylül '18 - Ocak '20

- FPGA Fiziksel Klonlanamaz Fonksiyon tekniğinin uygulanması
- FPGA üzerinde belirli bir tekniğin uygulanmasında yeni yaklaşım
- PUF uygulaması için FPGA'nın BRAM'larını kullanma

Kablosuz Kimlik Doğrulama Düzeni Tasarlamak için FPGA üzerinde SHA 512 Uygulaması

Danışman : Dr. Öğr. Üyesi. Ihsan Çiçek

Mayıs '19 - Ekim '19

- Güvenli karma algoritmanın donanım uygulaması
- CRP tabanlı bir kimlik doğrulama şeması oluşturmak için bir FPGA üzerinde SHA 512 tasarlama

AKADEMİK PROJELERİ

2 katmanlı ve 4 katmanlı projeler için PCB tasarımı

Danışman : Dr. Öğr. Üyesi. Hakan Doğan

Temmuz '17 - Eylül'17

- İki projenin PCB tasarımını yapmak için *Altium* programını kullanma
- İlk proje 2 kattan oluşuyordu
- İkinci proje 4 kattan oluşuyordu

DERS PROJELERİ

Levitating Metal Top

Ders : Kontrol Sistemleri |

Danışman : Prof. Dr. Ahmet Ademoğlu

Eylül '16 - Ocak '17

- Metal bir top kaldırma sistemin oluşturulması
- Mıknatıs kullanarak topu yukarı doğru çekerek oluşturulması
- Top tarafından kısmen bloke edilmiş LED ve mıknatısın akımını kontrol eden bir foto-direnç (sensör).

Araba Oyunu Tasarımı

Ders : Mikroişlemciler |

Danışman : Dr. Öğr. Üyesi. Mehmet Tamer Özgün

Şubat '16 - Mayıs '16

- Oyun yönergelerini takip eden bir 2D piksel araba oyunu tasarlandı
- VHDL dili kullanılıyor
- Oyun FPGA basys 2 kartında ve 8x8 RGB LED matrisinde uygulandı

İletişim Sisteminin Tasarımı

Ders : Sistem Temelleri |

Danışman : Dr. Öğr. Üyesi. Mehmet Kemal Özdemir

Şubat '15 - Mayıs '15

- Tüm Kodlama ve kod çözme tekniklerini içeren *Matlab* üzerinde bir iletişim sistemin oluşturulması

BILGISAYAR YETENEKLERİ

Diller: C, C#, Verilog, VHDL , Python, Matlab, L^AT_EX, Assembly (başlangıç), Java (başlangıç)
Yazılım: Xilinx, Altium, Cadence, Sonnet
Araştırma Araçları: FPGA, Arduino

DILLER

ingilizce (*İleri seviye*)
Arabça (*İleri seviye*)
Türkçe (*İleri seviye*)

EKSTRA İLGİ ALANLARI

Hobiler: Taekwondo (2. Dan siyah kuşak), Yüzme ve Futbol Oynama